

Reporte de Actividades

Guillermo Tejeda

15-06-2012

ACORDE

- 2 firmware listos.
 - Diferentes formas de hacer la suma.
 - Los dos han funcionado.
 - Sin bloques de plastico pequeño para liberar espacio (90%).
 - Misma configuracion de salidas.
 - Sin señales flotando.

Antes:

1 -> L0
2 -> ML0
3 -> Leda
4 -> Busy
5 -> Busy
6 -> Lcdc

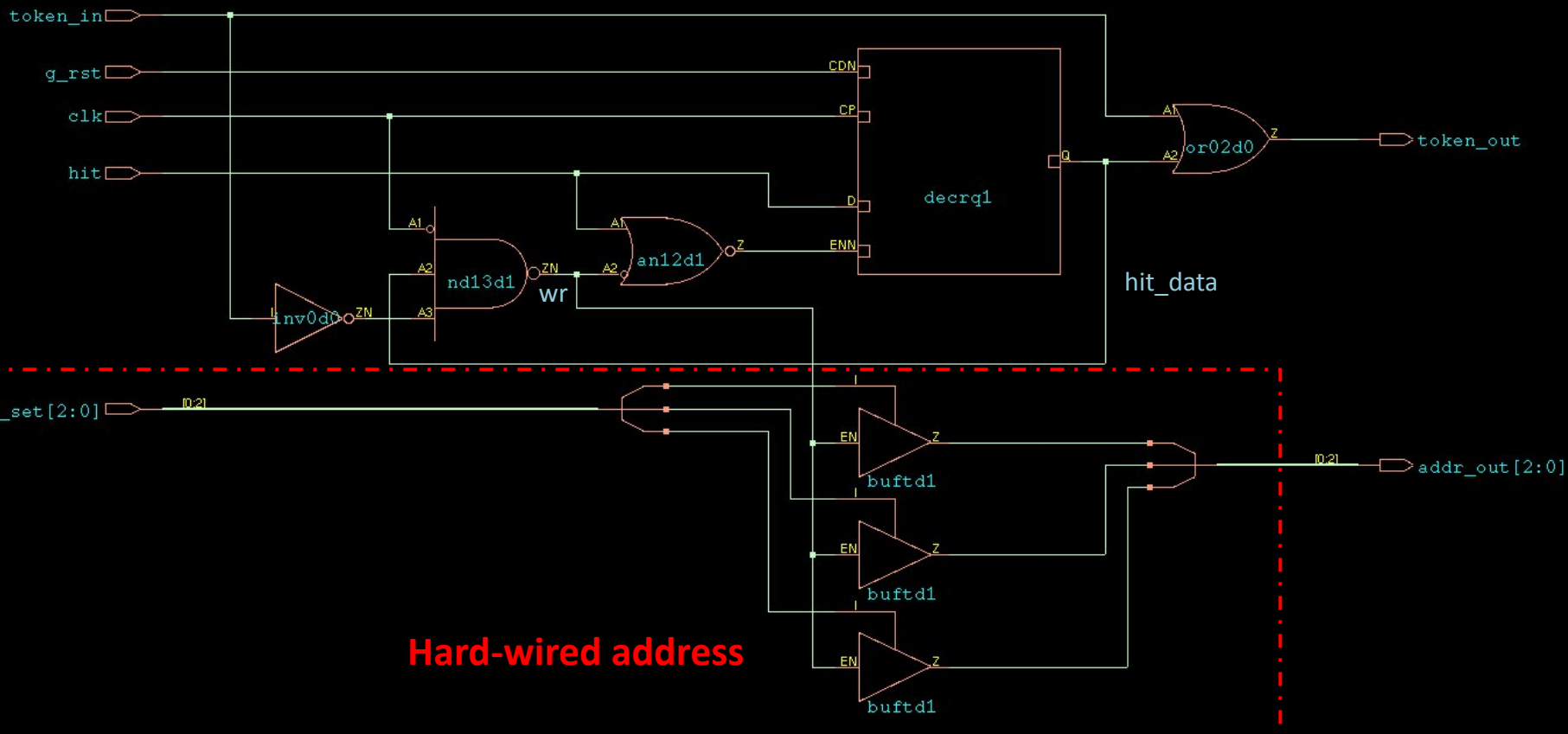
Ahora:

1 -> L0
2 -> ML0
3 -> ML0
4 -> Busy
5 -> ML0
6 -> ML0

ITS

- PEA 1024 -> problemas con espacio.
- Nuevo chip para 2 Julio.
- Probar efectos de transistores en la tecnologia TS18.

Token ring pixel cell

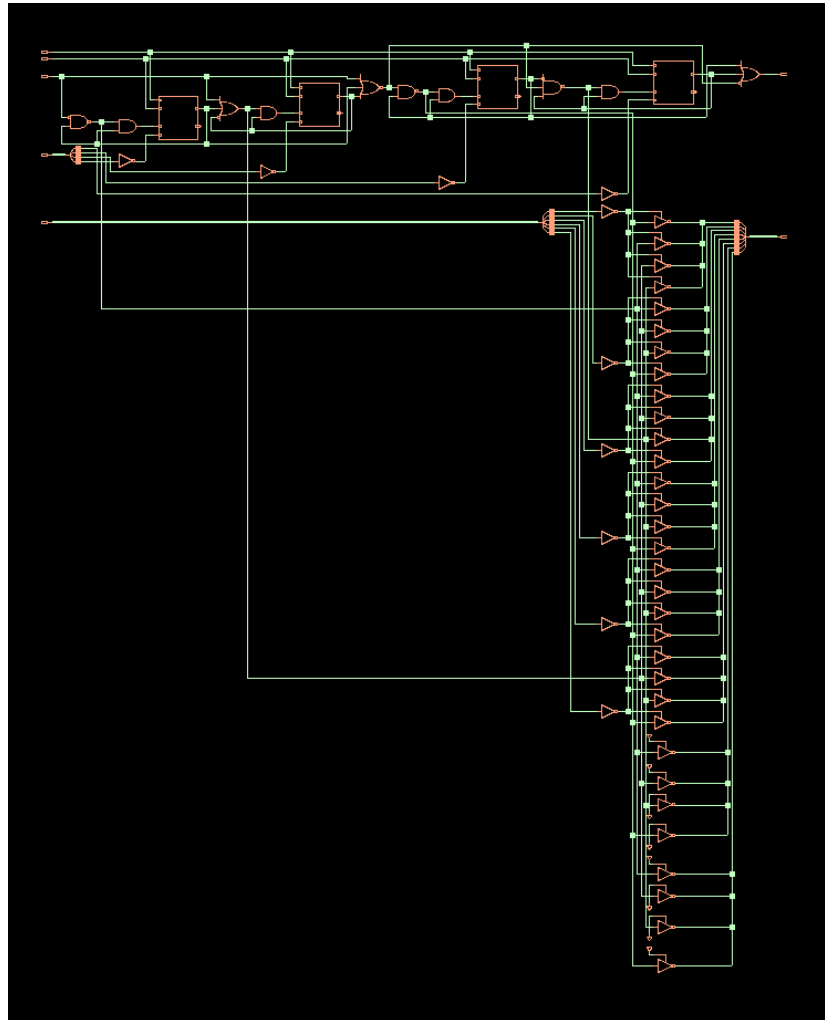


`token_out = OR( token_in, hit_data );`
`wr = AND ( !clk, hit_data, !token_in );`

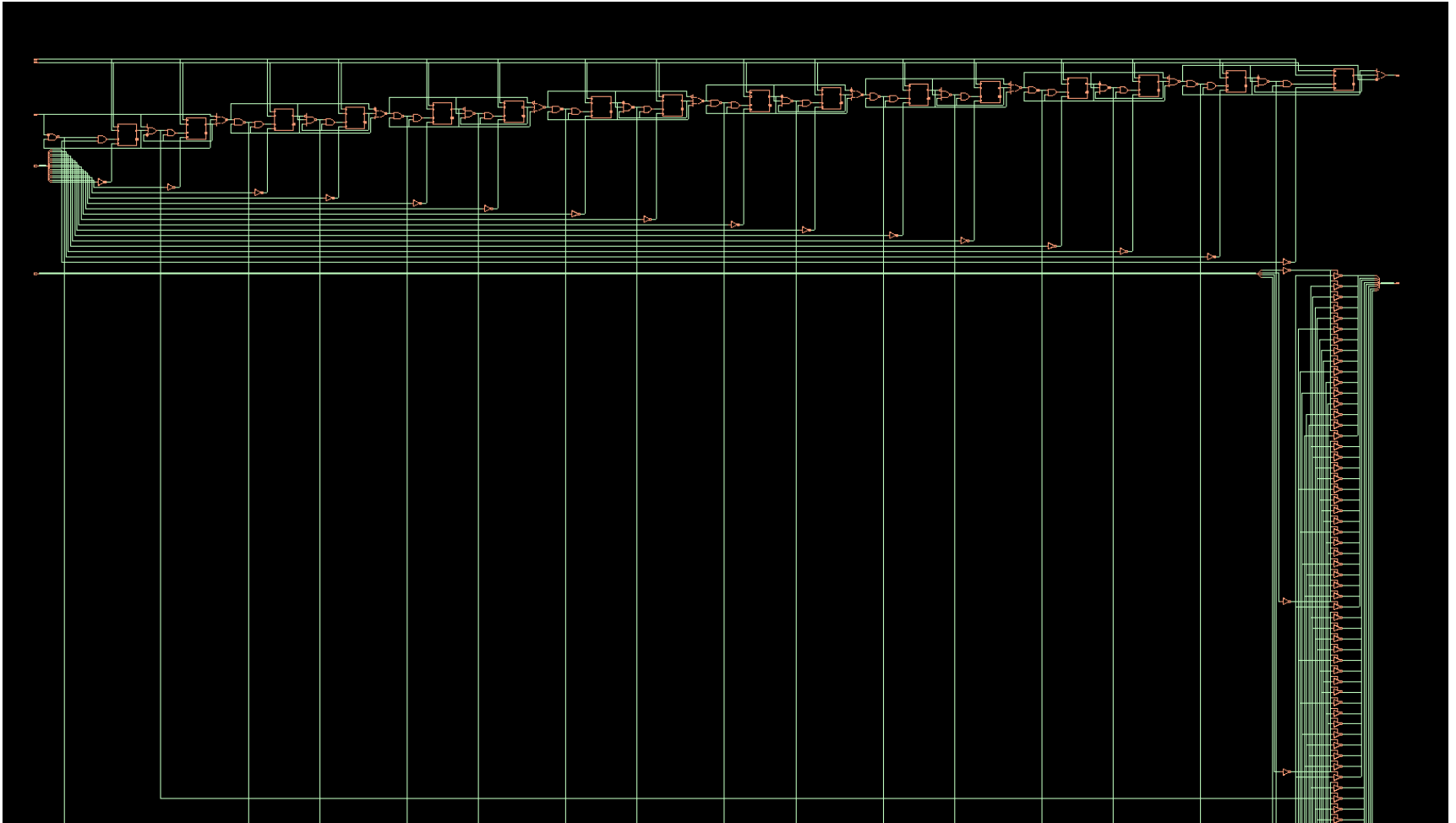
1 bit address = $2.8 \times 5.6 \mu\text{m}^2$
 8 bit address = $125 \mu\text{m}^2$

The pixel is resetted @posedge clk when hit =0 and wr =1

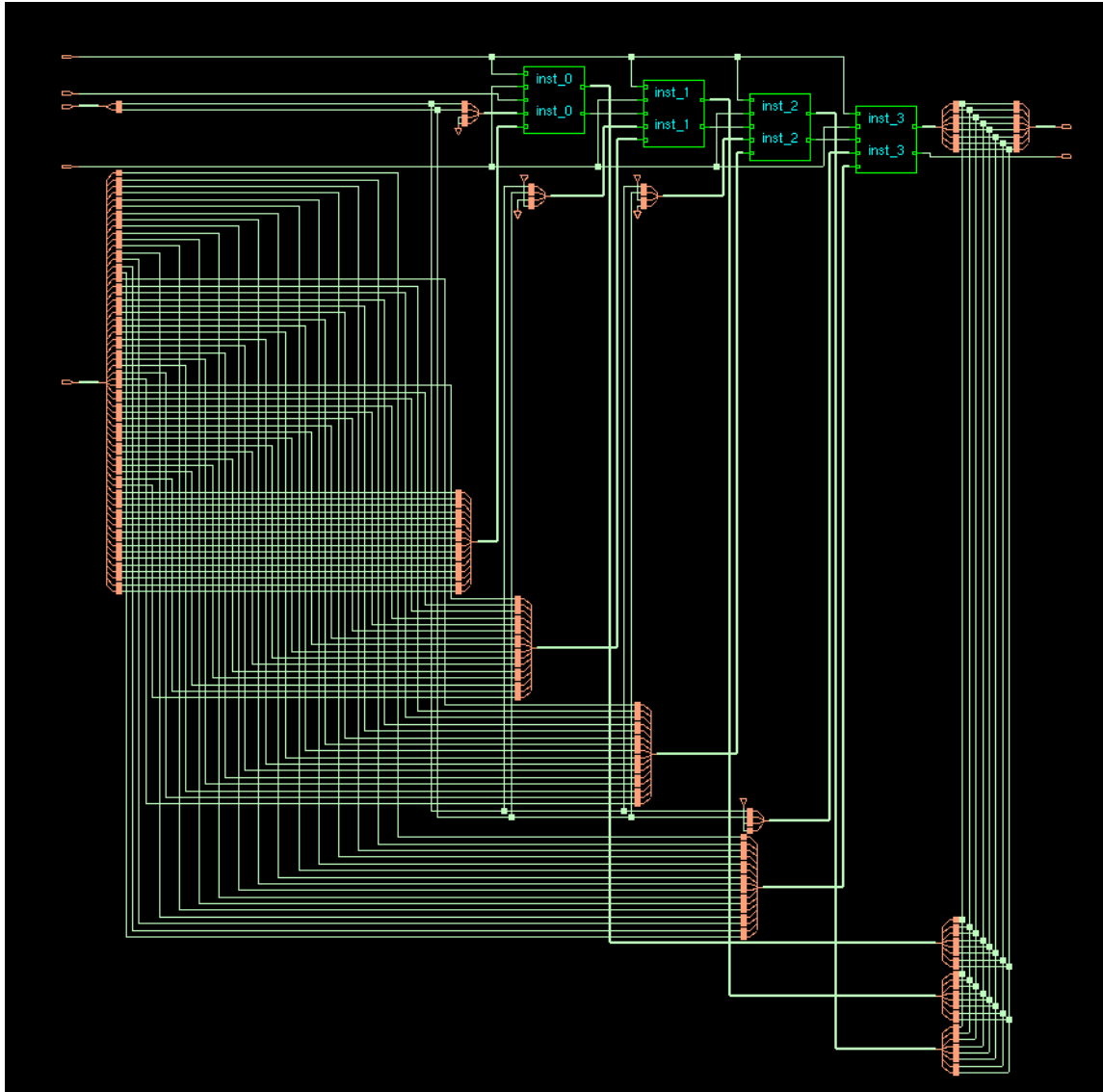
Token ring 4x



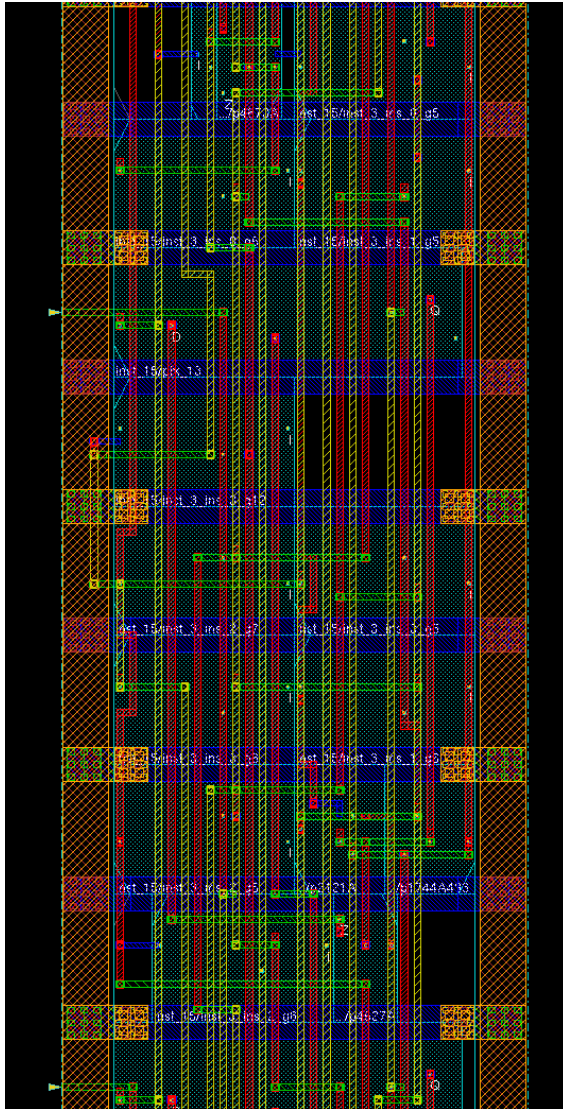
Token ring 16x



Token ring 64x



Layout



1 pixel area = $15 \times 30 \mu\text{m}^2 = 450 \mu\text{m}^2$